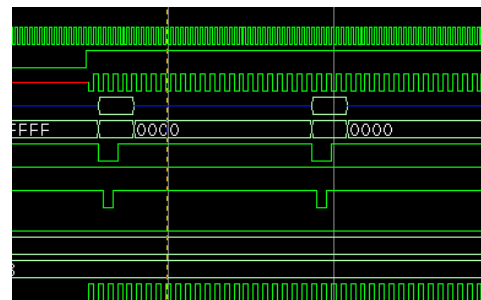
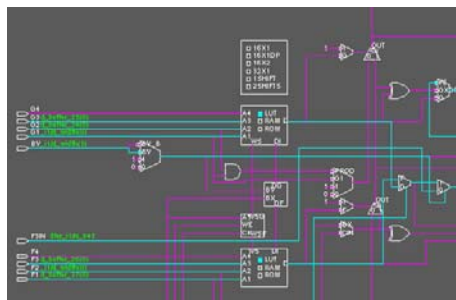


```

213 -- special care should be taken if a read preceded the write
214 -- or if a read follows the write directly, then we have a 3-cycle write!
215 --
216 procedure tms_wr is
217
218 begin
219   write(txt_line, string(">>>>>>>>>write cycle*"));
220   writeline(output, txt_line);
221   -- wait until clkout1 = '0';
222   wait until (l_clkout1'event and l_clkout1 = '0');
223   -- assert the address and data
224   -- wait until clkout1 = '1';
225   wait until (l_clkout1'event and l_clkout1 = '1');
226   a <= address_v;
227   d <= data_v;
228
229

```



Spetskompetens inom FPGA-utveckling

4Real AB Produktutveckling av inbyggda system

4Real AB

Svärdvägen 25B
182 33 Danderyd

Tfn: 08-753 46 10
Fax: 08-753 46 15
E-post: info@4real.se
www.4real.se

4Real AB:s konsulter har lång erfarenhet av FPGA utveckling. Undvik de vanligaste fallgroparna med våra konsulter långa erfarenhet.

Idag är VHDL och Verilog är de vanligaste språken. System Verilog med assertions börjar ta fart som testbankspråk och vi har redan börjat se vad det kan erbjuda oss i FPGA-branchen

Vi har valt att investera i professionella verktyg för simulering och syntes — att arbeta med underkvalificerade verktyg straffar sig ofta i slutfasen av projekt. Kontinuerliga regressions-tester säkerställer kvaliteten.

Kretsarna blir snabbare, drar mindre ström, mer störtlåga, och mindre utrymmeskrävande. Dessutom blir man mer kretsberoende och kan välja den för sin applikation bästa tekniska kretsfamiljen.

Exempel på kompetensområden:

- FPGA, PLD, ASIC
- VHDL, VERILOG mfl språk
- XILINX, ALTERA, Lattice

Vi erbjuder

- FPGAutveckling till kompletta systemlösningar eller dellösningar.
- Expertkonsulting vid problemlösning och felanalys.
- Förstudier, behovsanalys. granskningar och kravspecifikationer.
- Kodtäckningsanalys
- Simulering med Synopsys VCS med stöd för System Verilog och assertion based design eller Mentor Modelsim.
- Syntes Synopsys DC-FPGA
- Avancerad "Lint"-kontroll: Synopsys Leda
- Statisk tidsanalys: Synopsys Prime Time

4Real AB är runt 30 konsulter med sammanlagt över 500 års branscherfarenhet. Vi har inom en rad olika branscher och teknikområden deltagit och tagit fram mycket tekniskt avancerad elektronisk utrustning och system, alla med sina olika miljökrav och standarder att följa. Våra kompetensområden är elektronikonstruktion, tillförlitlig programutveckling, utvecklingsmetodik samt projektledning. Vi sätter stor vikt vid att rätt person kommer med rätt kompetens till våra kunder.